

【ご案内】インド・半導体設計企業・人材交流ミッション(2026 年度)

世界の半導体デザインエンジニアの約 20%がインドに在籍しており、同国は人材面で大きな強みを持っています。デザインエンジニアの厚みを背景に、英国の半導体大手 ARM、日本のルネサスが最先端半導体の設計開発拠点をインドに開設する等、グローバル企業はインドを設計開発拠点として投資拡大を行っています。また、インド連邦政府は半導体設計企業に対して補助金を支出して、インド国内の半導体設計エコシステムを強化しています。

こうした流れを踏まえ、本年 9 月中旬にデリーで開催される SEMICON India に併せて、この度ジェトロでは、主にインドの半導体設計企業・人材との連携を検討若しくは関心を持たれている日本の皆様を対象としたインド半導体設計企業・人材交流ミッションを実施します。インド半導体設計企業等とのネットワーキングイベント、半導体設計人材育成プログラムを有する大学、インド半導体デザインハウスの訪問を通して、参加社の高度人材獲得に繋げていきます。

インドの半導体設計企業・人材との連携を検討されるにあたり、今回の機会をぜひご活用ください。

■日時:2026 年 9 月 19 日(土曜)～9 月 21 日(月曜)

※SEMICON India は、2026 年 9 月 17 日(木曜)～9 月 19 日(土曜)で開催予定

■訪問都市:ニューデリー及び近郊都市(ウッタル・プラデシュ州ノイダ)

■主催・共催:ジェトロ

■参加費:無料

■定員:20 名(最少履行社数 5 社)(先着順)

※定員に達した場合のみご連絡します

■スケジュール(想定):

9 月 19 日(土曜)夜

インド半導体設計企業、大学、研究機関、関連団体等とのネットワーキング（Aerocity 内の
ホテル Pride Plaza Aerocity）

9 月 20 日（日曜）大学訪問

訪問先①:Indraprastha Institute of Information Technology Delhi（IIIT-Delhi）訪問

訪問先②:Netaji Subhas University of Technology（NSUT）訪問

※同校教授等との意見交換、研究室見学、学生との交流を予定。

※希望する企業からは、学生向けのプレゼンテーションを予定。

9 月 21 日（月曜）半導体デザインハウス

訪問先:HCLTech（於:ウツタル・プラデシュ州ノイダ）

■詳細・申込:

<https://www.jetro.go.jp/events/ind/c04a01009d83c6df.html>

■申込締切:

2026 年 7 月 31 日（金曜）23 時 59 分（日本時間）

■お問い合わせ:

ジェトロ・ニューデリー事務所（担当:川崎、樋口、中尾、花村）

E-mail:IND-info@jetro.go.jp