

集積回路設計・評価ハンズオンセミナー

九州大学価値創造型半導体人材育成センターでは、設計人材育成のため、半導体の設計から評価までの技術を一貫通貫で習得できるセミナーを開催します。

内容: CMOS集積回路をOpen EDAにより設計し、レイアウトします。各自のレイアウトは東海理化のMPW (Multi Project Wafer)シャトルサービスにより試作します。また、出来上がったICチップを測定し、評価します。ICチップを持ち帰ることができます。受講者にはデジタルバッジを授与します。受講料は無料です。

(A) 入門: 初めての方。→インバータ回路を設計します。(9月3日のみ)

(B) 発展: 本セミナーにてインバータ回路を設計した経験がある方、またはEDAに慣れている方 →1bit CPUを設計します(1.5日)

日時場所: 2026年9月2日 13:00~18:10、9月3日 10:00~18:10

九州大学伊都キャンパスウエスト2号館2F 209号室

https://www.kyushu-u.ac.jp/f/65722/ITO_1_Jp.pdfの35番のビルです。

※ WindowsノートPCが必要です。

※ 9月、3月の2回で1つのセミナーです。

申込み方法: 右のQRコードからお申し込みください。

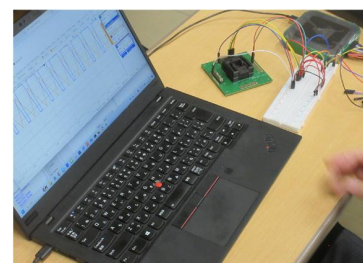
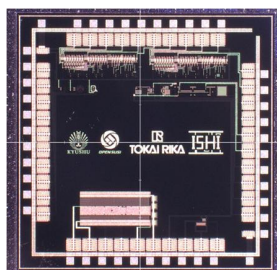
お問い合わせ: class_program-at-ecsvc.ed.kyushu-u.ac.jp -at- =@

共催: 文部科学省半導体人材育成拠点形成事業(enSET)



先着順で、定員になり次第しめきりとさせていただきます

ご協力: ISHI-KAI, AIST solutions,
OPEN SUSI,
株式会社東海理化



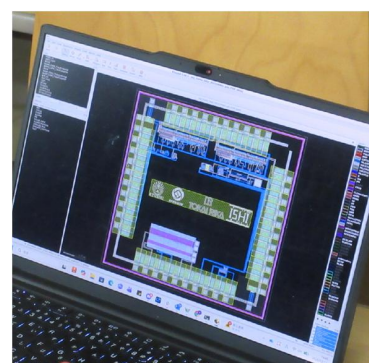
スケジュール(案)

設計ハンズオンセミナー: 2026年9月2日~3日

		Day 1 (9/2) (B 発展のみ)	Day 2 (9/3) (B 発展)	Day 2 (9/3) (A 入門)
2時限 10:00-12:00	内容	設計Toolのセットアップ	1bit CPUレイアウト実習1	アナログLSIの設計フロー 設計Toolのセットアップ
3時限 13:00-14:30	内容		1bit CPUレイアウト実習2	CMOSインバータ設計実習1
4時限 14:50-16:20	内容	1bit CPU設計実習1	1bit CPUレイアウト実習3	CMOSインバータレイアウト実習1
5時限 16:40-18:10	内容	1bit CPU設計実習2	1bit CPUレイアウト実習4 GDSIIファイル出力	CMOSインバータレイアウト実習2 GDSIIファイル出力

チップお渡し会 & 評価実習

		Day 1 (3/xx)
3時限 13:00-14:30	内容	試作ICチップの受け取り
4時限 14:50-16:20	内容	試作ICチップの評価
5時限 16:40-18:10	内容	試作ICチップの評価 記念写真



イチケンさんの体験動画

https://ishi-kai.org/openmpw/shuttle/tr10/2026/06/08/shuttle_ISHI-Kai_OpenMPW-TR10-2_ichiken.html