

集積回路設計・評価ハンズオンセミナー

九州地域では、TSMC/JASMをはじめとする半導体製造メーカーの集積が進んでおり、「オール九州」での半導体エコシステム構築が始まっています。しかし、その中核を担う設計人材がとても少ないことが問題となっています。そこで九州大学価値創造型半導体人材育成センターでは、設計人材育成のため、半導体の設計から評価までの技術を一気通貫で習得できるセミナーを開催します。

内容: CMOS集積回路(Inverter)をOpen Toolにより設計し、レイアウトします。各自のレイアウトは東海理化のシャトルサービスにより試作します。また、出来上がったICチップを測定し、評価します。ICチップは持ち帰ることができます。

日時場所: 設計ハンズオンセミナー: 2025年9月24日～25日、九州大学 W2-325号室

ICチップお渡し会 & 評価実習: 2026年3月(未定)、九州大学内

※ 9月、3月の2回で1つのセミナーです。WindowsノートPCが必要です。

または、こちら



申込み方法: ・【件名】に参加したいセミナーの名称を記入ください。

・お名前、お名前(ローマ時)、ご所属、メールアドレス をお知らせください。

申し込み先: class_program-at-ecsvc.ed.kyushu-u.ac.jp -at- =@

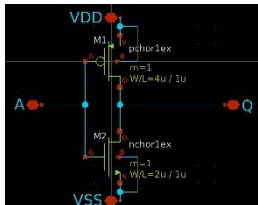
ご協力: OPEN SUSI, ISHI-KAI, AIST solutions、株式会社東海理化

締め切り: 7月23日
先着順で、定員になり次第しめきりとさせていただきます

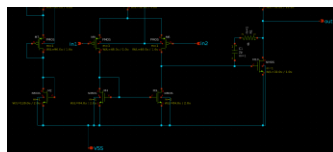


設計ハンズオンセミナー： 2025年9月24日～25日

回路設計 (学生A)



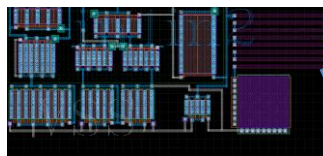
回路設計 (学生B)



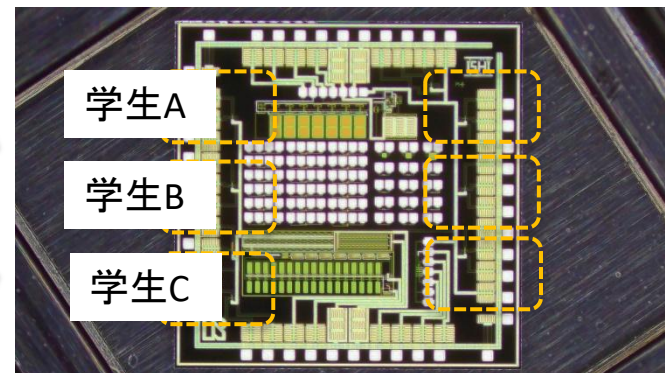
レイアウト (学生A)



レイアウト (学生B)

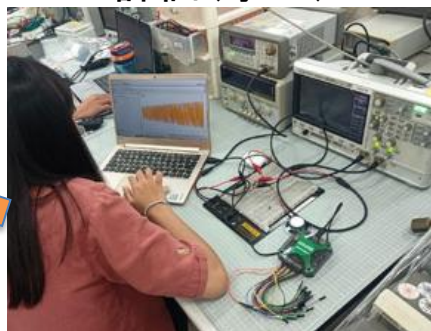


試作チップ (相乗り)

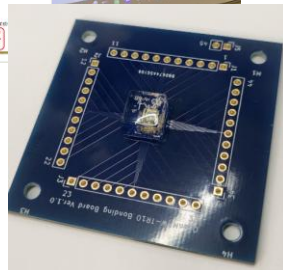


ICチップお渡し会 & 評価実習： 2026年3月 (未定)

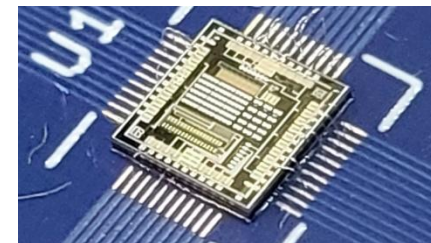
評価 (学生)



修了証

ICチップ
持ち帰り

パッケージング



設計ハンズオンセミナー： 2025年9月24日～25日

		Day 1 (9/24)	Day 2 (9/25)
2時限 10:30-12:00	内容		CMOSインバータ設計実習2
3時限 13:00-14:30	内容		CMOSインバータ設計実習3
4時限 14:50-16:20	内容	アナログLSIの設計フロー	CMOSインバータ設計実習4
5時限 16:40-18:10	内容	設計Toolのセットアップ	
	内容	CMOSインバータ設計実習1	

チップお渡し会 & 評価実習

		Day 1 (3/xx)
3時限 13:00-14:30	内容	試作ICチップの受け取り
4時限 14:50-16:20	内容	試作ICチップの評価